



وزارة التعليم العالي والبحث العلمي  
جهاز الإشراف والتقويم العلمي  
دائرة ضمان الجودة والاعتماد الأكاديمي



استمارة وصف المقرر الدراسي  
للعام الدراسي 2023-2024  
كلية ابن خلدون الجامعة

الكلية: كلية ابن خلدون الجامعة

القسم العلمي: هندسة تقنيات الحاسوب

اسم المقرر الدراسي (المادة الدراسية): الكرونك

المرحلة: الثانية

تاريخ ملء الملف : / / 2023

التوقيع:	التوقيع:
اسم رئيس القسم: أ.م.د صادق جاسم أبو اللوخ	اسم استاذ المادة: م. م. احمد حسن علوان
التاريخ: / / 2023	التاريخ: / / 2023

دقق الملف من قبل لجنة ضمان الجودة والأداء الجامعي في القسم

التوقيع:

اسم عضو لجنة ضمان الجودة والأداء الجامعي في القسم: م.م زهراء خضير عبدالله

التاريخ: / / 2023

## وصف المقرر الدراسي

يوفر وصف المقرر هذا إيجازًا مقتضبًا لأهم خصائص المقرر ومخرجات التعلم المتوقعة من الطالب تحقيقها مبرهنًا عما إذا كان قد حقق الاستفادة القصوى من فرص التعلم المتاحة. ولا بد من الربط بينها وبين وصف البرنامج.

1. المؤسسة التعليمية	كلية ابن خلدون الجامعة
2. القسم العلمي	هندسة تقنيات الحاسوب
3. اسم المقرر (اسم المادة)	الالكترونيك
4. أشكال الحضور المتاحة	حضورى
5. نظام المقرر (فصلي/ سنوي)	سنوي
6. عدد الساعات الدراسية (الكلية)	120 ساعة سنويًا
7. تاريخ إعداد هذا الوصف	2023 / /

### 8. مخرجات المقرر وطرائق التعليم والتعلم والتقييم:-

أ- الأهداف المعرفية: اذا اتم الطالب هذا المقرر بنجاح فانه يكون قادرا على:

- 1- معرفه التركيب الفيزيائي للدايود
- 2- معرفه التركيب الفيزيائي للتراسستور .
- 3- دراسه الانحياز الامامي والخلفي للدايود
- 4- دراسه دوائر الدايدود والترانستور وفهم تطبيقها عمليا

ب - الأهداف المهارتية الخاصة بالمقرر: اذا اتم الطالب هذا المقرر بنجاح فانه يكون قادرا على ان:

- 1- تحليل الدوائر الالكترونيه ومعرفه تطبيقها عمليا
- 2- معرفه ربط الدوائر الكترونيه الخاصه في تركيب الاجهزه الالكترونيه
- 3- يبني ويختبر انظمة الدوائر الكترونيه ومعرفه مخرجات الدائره والاستفاده منها في تطبيقها مستقبليا.

طرائق التعليم والتعلم

- المحاضرات النظرية
- التطبيق العملي في المختبر لمفردات المنهاج
- الاستعانة ببعض المبادئ الهندسية العامة والتي تصب بتحليل وتصميم المشكلة الهندسية.

#### طرائق التقييم

- الامتحانات النظرية الدورية والفصلية
- الامتحانات العملية الدورية والفصلية
- الاختبارات القصيرة ( Quizzes )
- الحوارات والمناقشات خلال المحاضرات النظرية والعملية
- الواجبات (Homeworks)

#### ج- الأهداف الوجدانية والقيمية

- المهارات العامة والتأهيلية المنقولة ( المهارات الأخرى المتعلقة بقبالية التوظيف والتطور الشخصي
- القدرة على تحديد وصياغة وحل المشاكل الهندسية
- القدرة على تصميم التجارب وإجراءها وتحليل البيانات وتفسيرها
- القدرة على استخدام التقنيات والمهارات الهندسية الحديثة والأدوات اللازمة لممارسة مهنة الهندسة.

#### 9. 1 - بنية المقرر ( الفصل الدراسي الاول للنظام السنوي):-

الأسبوع	الساعات اسبوعيا	مخرجات التعلم المطلوبة تحقيق اهداف (معرفية او مهارتية او وجدانية والقيمية او مهارات عامة)	اسم الوحدة / أو الموضوع	طريقة التعليم	طريقة التقييم
1/2	2 نظري + 2 عملي	الطالب يفهم الموضوع	<b>Introduction to PN Junction Diode</b>	نظري + عملي	الحضور والمشاركة والامتحان
3/ 4	2 نظري + 2 عملي	الطالب يفهم الموضوع	<b>Diode Switching Circuits</b>	نظري + عملي	الحضور والمشاركة والامتحان
5/ 6	2 نظري + 2 عملي	الطالب يفهم الموضوع	<b>Diode Switching Circuits</b>	نظري + عملي	الحضور والمشاركة والامتحان

الحضور والمشاركة والامتحان	نظري + عملي	Diode Switching Circuits	الطالب يفهم الموضوع	2 نظري + 2 عملي	7 / 8
الحضور والمشاركة والامتحان	نظري + عملي	Diode Rectifier Circuits	الطالب يفهم الموضوع	2 نظري + 2 عملي	9 / 10
الحضور والمشاركة والامتحان	نظري + عملي	Diode Rectifier Circuits	الطالب يفهم الموضوع	2 نظري + 2 عملي	11 /12
الحضور والمشاركة والامتحان	نظري + عملي	Diode Clipping circuits	الطالب يفهم الموضوع	2 نظري + 2 عملي	13 /14
الامتحان	///	امتحان نصف السنة	الطالب يفهم الموضوع	///	15

#### 10. 2 - بنية المقرر (الفصل الدراسي الثاني للنظام السنوي فقط) :-

الأسبوع	الساعات	مخرجات التعلم المطلوبة تحقيق اهداف (معرفية او مهاراتية او وجدانية والقيمية او مهارات عامة)	اسم الوحدة / أو الموضوع	طريقة التعليم	طريقة التقييم
16/17	2 نظري + 2 عملي	الطالب يفهم الموضوع	Voltage-Multiplier Circuits	نظري + عملي	الحضور والمشاركة والامتحان
18/19	2 نظري + 2 عملي	الطالب يفهم الموضوع	Voltage-Multiplier Circuits	نظري + عملي	الحضور والمشاركة

والامتحان				2 عملي	
الحضور والمشاركة والامتحان	نظري + عملي	Zener Diodes and Applications	الطالب يفهم الموضوع	2 نظري + 2 عملي	20/21
الحضور والمشاركة والامتحان	نظري + عملي	Zener Diodes and Applications	الطالب يفهم الموضوع	2 نظري + 2 عملي	22/23
الحضور والمشاركة والامتحان	نظري + عملي	Bipolar Junction Transistors (BJTs)	الطالب يفهم الموضوع	2 نظري + 2 عملي	24/25
الحضور والمشاركة والامتحان	نظري + عملي	DC Biasing Circuits of BJTs	الطالب يفهم الموضوع	2 نظري + 2 عملي	26/27
الحضور والمشاركة والامتحان	نظري + عملي	Bias Stabilization	الطالب يفهم الموضوع	2 نظري + 2 عملي	28/29
الحضور والمشاركة والامتحان	نظري + عملي	التهيئة لامتحان النهائي	الطالب يفهم الموضوع	3 نظري + 2 عملي	30

10. البنية التحتية:

1. الكتب المقررة المطلوبة:

ELECTRONIC DEVICES AND CIRCUIT THEORY by ROBERT L BOYLESTAD

2. المراجع الرئيسية (المصادر) :-  
1. Thomas L. Floyd, Electronic Devices, Sixth Edition  
2. Jacob Millman and Christos C. Halkias, Integrated Electronics: Analog and Digital Circuits and Systems, International Student Edition

أ. الكتب والمراجع التي يوصى ( المجلات العلمية , التقارير , .... ) : IEEE Journals

ب . المراجع الالكترونية, مواقع الانترنت:

Online Tutorials and You Tube Lectures

## 11. خطة تطوير المقرر الدراسي

- 1- الالمام بكل ماهو مستحدث وجديد في استراتيجيات التعليم والتعلم
- 2- تقديم سمنارات عن طريق الدارس يتناول بها كل ماهو موجود في تصميم الدوائر الكترونيه وتنفيذها عمليا

اللجنة العلمية في القسم:

التوقيع:	التوقيع:	التوقيع:
عضوا: م.م بسمة عبدالله	عضوا: م.م صفا محمد	رئيسا: أ.م.د صادق جاسم أبو اللوخ
التاريخ:	التاريخ:	التاريخ: