



وزارة التعليم العالي والبحث العلمي
جهاز الإشراف والتقويم العلمي
دائرة ضمان الجودة والاعتماد الأكاديمي



استمارة وصف المقرر الدراسي
للعام الدراسي 2023-2024
كلية ابن خلدون الجامعة

الكلية: كلية ابن خلدون الجامعة
القسم العلمي: هندسة تقنيات الحاسوب
اسم المقرر الدراسي (المادة الدراسية): معمارية المعالجات الدقيقة
المرحلة: الثانية
تاريخ ملء الملف : / / 2023

التوقيع:	التوقيع:
اسم رئيس القسم: أ.م.د صادق جاسم أبو اللوخ	اسم استاذ المادة: م.د احمد سعد
التاريخ: / / 2023	التاريخ: / / 2023

دقق الملف من قبل لجنة ضمان الجودة والأداء الجامعي في القسم

التوقيع:
اسم عضو لجنة ضمان الجودة والأداء الجامعي في القسم: م.م زهراء خضير عبدالله
التاريخ: / / 2023

وصف المقرر الدراسي

يوفر وصف المقرر هذا إيجازًا مقتضبًا لأهم خصائص المقرر ومخرجات التعلم المتوقعة من الطالب تحقيقها مبرهنًا عما إذا كان قد حقق الاستفادة القصوى من فرص التعلم المتاحة. ولا بد من الربط بينها وبين وصف البرنامج.

1. المؤسسة التعليمية	كلية ابن خلدون الجامعة
2. القسم العلمي	هندسة تقنيات الحاسوب
3. اسم المقرر (اسم المادة)	معمارية المعالجات الدقيقة
4. أشكال الحضور المتاحة	حضورى
5. نظام المقرر (فصلي / سنوي)	سنوي
6. عدد الساعات الدراسية (الكلي)	150 ساعة
7. تاريخ إعداد هذا الوصف	2023 / /

8. مخرجات المقرر وطرائق التعليم والتعلم والتقييم:-
أ- الأهداف المعرفية: اذا اتم الطالب هذا المقرر بنجاح فانه يكون قادرا على: 1. يتعرف الطالب على كيفية استخدام اجهزة المعالجات الدقيقة 2. يتعرف الطالب على اسباب الاعطال التي تحصل في الاجهزة الدقيقة 3. يتعرف الطالب على كيفية برمجة الاجهزة الدقيقة.
ب - الأهداف المهاراتية الخاصة بالمقرر: اذا اتم الطالب هذا المقرر بنجاح فانه يكون قادرا على ان: 1. يكتسب الطالب مهارة تصميم المعالجات الدقيقة. 2. يكتسب الطالب مهارة تطبيق الطرق العملية الحديثه في استخدام المعالجات الدقيقة. 3. يكتسب الطالب مهارة في صيانة المعالجات الدقيقة. 4. يكتسب الطالب مهارة استخدام افضل الطرق في المعالجات الدقيقة.
طرائق التعليم والتعلم

1. المحاضرات.
2. استخدام ال show data.
3. استخدام الكمبيوتر.

طرائق التقييم

1. الامتحانات الفصلية والنهائية.
2. الامتحانات اليومية (quiz)

ج- الأهداف الوجدانية والقيمية

1. يعمل بروح الفريق الواحد.
2. يلتزم بأخلاقيات المؤسسة الجامعية.
3. يستقبل ويتقبل المعرفة.

9. 1 - بنية المقرر (الفصل الدراسي الاول للنظام السنوي):-

الأسبوع	الساعات	مخرجات التعلم المطلوبة تحقيق اهداف (معرفية او مهارتية او وجدانية والقيمية او مهارات عامة)	اسم الوحدة / أو الموضوع	طريقة التعليم	طريقة التقييم
1	2 نظري + 3 عملي	الطالب يفهم الموضوع	General architecture of digital computer	نظري + عملي	Quiz
2	2 نظري + 3 عملي	الطالب يفهم الموضوع	Review of 8085 mp	نظري + عملي	Quiz
3	2 نظري + 3 عملي	الطالب يفهم الموضوع	8085 memory addressing	نظري + عملي	Quiz
4	2 نظري + 3 عملي	الطالب يفهم الموضوع	8085 memory addressing	نظري + عملي	Quiz
5	2 نظري + 3 عملي	الطالب يفهم الموضوع	8085 I/O addressing	نظري + عملي	Quiz

Quiz	نظري + عملي	8085 I/O addressing	الطالب يفهم الموضوع	2 نظري + 3 عملي	6
Quiz	نظري + عملي	8085 machine cycle & bus timing	الطالب يفهم الموضوع	2 نظري + 3 عملي	7
Quiz	نظري + عملي	8085 interrupt types	الطالب يفهم الموضوع	2 نظري + 3 عملي	8
Quiz	نظري + عملي	8085 interrupt types	الطالب يفهم الموضوع	2 نظري + 3 عملي	9
Quiz	نظري + عملي	Introduction to 8085 mp	الطالب يفهم الموضوع	2 نظري + 3 عملي	10
Quiz	نظري + عملي	Software architecture	الطالب يفهم الموضوع	2 نظري + 3 عملي	11
Quiz	نظري + عملي	BIU, EU	الطالب يفهم الموضوع	2 نظري + 3 عملي	12
Quiz	نظري + عملي	memory segmentation	الطالب يفهم الموضوع	2 نظري + 3 عملي	13
Quiz	نظري + عملي	Hardware organization/ Pin configuration	الطالب يفهم الموضوع	2 نظري + 3 عملي	14
امتحان	نظري + عملي	امتحان نصف السنة	////	///	15

10. 2 - بنية المقرر (الفصل الدراسي الثاني للنظام السنوي):-

الأسبوع	الساعات	مخرجات التعلم المطلوبة تحقيق اهداف (معرفية او مهارتية او وجدانية والقيمية او مهارات عامة)	اسم الوحدة / أو الموضوع	طريقة التعليم	طريقة التقييم
16	2 نظري + 3 عملي	الطالب يفهم الموضوع	Min & Max model	نظري + عملي	Quiz
17	2 نظري + 3 عملي	الطالب يفهم الموضوع	Addressing model	نظري + عملي	Quiz
18	2 نظري + 3 عملي	الطالب يفهم الموضوع	Machine language coding	نظري + عملي	Quiz
19	2 نظري + 3 عملي	الطالب يفهم الموضوع	8086 instruction set	نظري + عملي	Quiz
20	2 نظري + 3 عملي	الطالب يفهم الموضوع	Data transfer instruction	نظري + عملي	Quiz
21	2 نظري + 3 عملي	الطالب يفهم الموضوع	Arithmetic & logic instruction	نظري + عملي	Quiz
22	2 نظري + 3 عملي	الطالب يفهم الموضوع	Control flow instruction	نظري + عملي	Quiz
23	2 نظري + 3 عملي	الطالب يفهم الموضوع	Loop & string instruction	نظري + عملي	Quiz
24	2 نظري + 3 عملي	الطالب يفهم الموضوع	Stack memory	نظري + عملي	Quiz
25	2 نظري + 3 عملي	الطالب يفهم الموضوع	Memory read & write bus cycles	نظري + عملي	Quiz

Quiz	نظري + عملي	Memory interface circuit	الطالب يفهم الموضوع	2 نظري + 3 عملي	26
Quiz	نظري + عملي	Memory expansion	الطالب يفهم الموضوع	2 نظري + 3 عملي	27
Quiz	نظري + عملي	I/O interface circuits	الطالب يفهم الموضوع	2 نظري + 3 عملي	28
Quiz	نظري + عملي	I/O interface circuits/ 8086 interrupt types	الطالب يفهم الموضوع	2 نظري + 3 عملي	29
الامتحان	نظري + عملي	التهيئة لامتحان النهائي	الطالب يفهم الموضوع	2 نظري + 3 عملي	30

11. البنية التحتية:

1. الكتب المقررة المطلوبة:

2. المراجع الرئيسية (المصادر) :-

Ramesh S. Gaonkar “ Microprocessor Architecture, Programming, and Applications with the 8085”

أ. الكتب والمراجع التي يوصى بها

ب. المراجع الالكترونية, مواقع الانترنت:

12. خطة تطوير المقرر الدراسي

1. زيارة المختبرات التعليمية

2. زيارة الورش التعليمية الخاصه بالاجهزة و المعالجات الدقيقة

اللجنة العلمية في القسم:

التوقيع:	التوقيع:	التوقيع:
عضوا: م.م بسمة عبدالله	عضوا: م.م صفا محمد	رئيسا: أ.م.د صادق جاسم أبو اللوخ
التاريخ:	التاريخ:	التاريخ: